

余成斌，國際電機電子工程師協會會士（IEEE Fellow），從事集成電路設計近30年，是國際上跨學界和業界著名專家學者及企業家。澳門大學集成電路國家重點實驗室及希迪亞微電子（澳門）的聯合創始人；芯耀輝科技聯合創始人，聯合芯耀輝團隊獲2020年第二屆中國橫琴科創大賽特等獎及1億元研發資金。其獲頒“慶祝中華人民共和國成立70周年”紀念章，表彰其帶領學術科研和產業發展的傑出貢獻；是澳門首位人士獲得國家科技進步二等獎、何梁何利科技創新獎和科學中國人年度人物獎。曾獲澳門特區政府頒授2010年度功績獎狀。

U Seng Pan, IEEE Fellow, dedica-se à concepção de circuitos integrados há aproximadamente 30 anos, é um especialista, académico e empresário de renome internacional nos campos académico e industrial. É co-fundador do Laboratório de Referência do Estado em Circuitos Integrados da Universidade de Macau e da Chipidea Microelectronics (Macau), Ltd.; é também co-fundador da AkroStar Technology Co., Ltd. cujo projecto recebeu o Grande Prémio e um apoio financeiro de 100 milhões de yuans para investigação e desenvolvimento na 2.ª Competição de Empreendedorismo de Ciência e Tecnologia da China (Hengqin). Recebeu uma medalha comemorativa do “70.º aniversário da fundação da República Popular da China”, em reconhecimento pelo seu notável contributo para o desenvolvimento da ciência e tecnologia em Macau; foi a primeira personalidade de Macau a receber o segundo lugar do Prémio Nacional de Progresso Científico e Tecnológico, o Prémio de Inovação Científica e Tecnológica da Fundação Ho Leung Ho Lee e o título de “Científico Chinês do Ano”. Foi agraciado com o Título Honorífico de Valor do ano 2010 pelo Governo da RAEM.

